

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Байханов Исмаил Баутдинович
Должность: Ректор
Дата подписания: 11.07.2023 17:41:57
Уникальный программный ключ:
442c337cd125e1d014f62698c9d813e502697764

Министерство просвещения Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ

УТВЕРЖДАЮ

Директор колледжа

Г.М.Джамалдинова

Протокол № 5 от 22 мая 2023 г.



ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

ОП 02 Архитектура аппаратных средств

Специальность

09.02.07. Информационные системы и программирование

Среднее профессиональное образование
(форма обучения – очная/очно-заочная)

Квалификация

Специалист по информационным системам

Грозный – 2023

**ПАСПОРТ
ФОНДА ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ**

«Архитектура аппаратных средств»

<i>№ п/п</i>	<i>Контролируемые разделы (темы) дисциплины</i>	<i>Код контролируемой компетенции (или ее части)</i>	<i>Наименование оценочного средства</i>
1.	Классы вычислительных машин	ОК 1, 2, 9, 10 ПК 5.2, 5.3, 5.6, 5.7, 7.1-7.5.	<i>Коллоквиум Реферат</i>
2.	Логические основы ЭВМ, элементы и узлы	ОК 1, 2, 9, 10 ПК 5.2, 5.3, 5.6, 5.7, 7.1-7.5.	<i>Коллоквиум</i>
3.	Принципы организации ЭВМ	ОК 1, 2, 9, 10 ПК 5.2, 5.3, 5.6, 5.7, 7.1-7.5.	<i>Коллоквиум</i>
4.	Технологии повышения производительности процессоров	ОК 1, 2, 9, 10 ПК 5.2, 5.3, 5.6, 5.7, 7.1-7.5.	<i>Коллоквиум Реферат</i>
5.	Компоненты системного блока	ОК 1, 2, 9, 10 ПК 5.2, 5.3, 5.6, 5.7, 7.1-7.5.	<i>Коллоквиум Реферат</i>

ПЕРЕЧЕНЬ ОЦЕНОЧНЫХ СРЕДСТВ

<i>№ п/п</i>	<i>Наименование оценочного средства</i>	<i>Краткая характеристика оценочного средства</i>	<i>Представление оценочного средства в фонде</i>
1	<i>Коллоквиум</i>	Средство контроля усвоения учебного материала темы, раздела или разделов дисциплины, организованное как учебное занятие в виде собеседования преподавателя с обучающимися	Вопросы по темам / разделам дисциплины
2	<i>Реферат</i>	Проблемное задание, в котором обучающиеся предлагают осмыслить реальную профессионально-ориентированную ситуацию, необходимую для решения данной проблемы	Тематика рефератов
3	<i>Экзамен</i>	Итоговая форма оценки	Вопросы к экзамену, комплект билетов к экзамену

--	--	--	--

ВОПРОСЫ ДЛЯ КОЛЛОКВИУМОВ

№ п/п	Наименование раздела дисциплины	Вопросы
1	Классы вычислительных машин	Понятия аппаратных средств ЭВМ. История развития вычислительных устройств и приборов. Классификация ЭВМ. Виды памяти. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW).
2	Логические основы ЭВМ, элементы и узлы	Базовые логические операции и схемы. Схемные логические элементы.
3.	Принципы организации ЭВМ	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Принцип открытой архитектуры. Классификация архитектур вычислительных систем.
4.	Технологии повышения производительности процессоров	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Режимы работы процессора: характеристики реального, защищенного и виртуального реального.
5	Компоненты системного блока	Системные платы. Виды, характеристики. Корпуса ПК. Виды, характеристики, форм-факторы. Периферийные устройства. Устройства, принцип действия, подключение.

Критерии оценки ответов на коллоквиумах:

На **«отлично»** оценивается ответ, если обучающийся свободно, с глубоким знанием материала, правильно, последовательно и полно выберет тактику действий, и ответит на дополнительные вопросы по основам экономики организации.

Оценка **«хорошо»** выставляется, если обучающийся достаточно убедительно, с несущественными ошибками в теоретической подготовке и достаточно освоенными умениями по существу правильно ответил на вопрос с дополнительными комментариями педагога или допустил небольшие погрешности в ответе.

Оценка **«удовлетворительно»** выставляется, если обучающийся недостаточно уверенно, с существенными ошибками в теоретической подготовке и слабо освоенными умениями ответил на вопросы ситуационной задачи. Только с помощью наводящих вопросов преподавателя справился с вопросами разрешения производственной ситуации, не уверенно отвечал на

дополнительно заданные вопросы. С затруднениями, он все же сможет при необходимости решить подобную ситуационную задачу на практике.

Оценка «неудовлетворительно» выставляется, если студент только имеет очень слабое представление о предмете и недостаточно, или вообще не освоил умения по разрешению производственной ситуации. Допустил существенные ошибки в ответе на большинство вопросов ситуационной задачи, неверно отвечал на дополнительно заданные ему вопросы, не может справиться с решением подобной ситуационной задачи на практике.

ТЕМЫ РЕФЕРАТОВ

1. Структура и состав персонального компьютера.
2. Шины. Шина данных. Адресная шина. Шина управления.
3. Оперативная память. Регенерация памяти.
4. Сопроцессор. Назначение и область применения
5. Архитектура процессоров RISC и CISC.
6. Постоянная память. Виды постоянной памяти.
7. Виды носителей информации.
8. Элементарные логические устройства памяти, их особенность.
9. Основные положения различных систем счисления.
10. Представление текстовых данных в вычислительной системе.
11. Принципы построения микропроцессоров. Арифметико-логическое устройство и центральное устройство управления.
12. Параметры микропроцессоров: степень интеграции; понятие разрядности; тактовая частота.
13. Архитектура микропроцессоров: система команд и способы адресации.
14. Видеопамять.
15. Основные характеристики ЭВМ. Классификация средств вычислительной техники. Функции программного обеспечения.
16. Назначение базовых аппаратных средств.
17. Система прерываний ЭВМ.
18. Классификационные различия между микропроцессорами.
19. Логическая и структурная организация магнитного диска.
20. Состав, устройство и принцип действия CD-ROM.
21. Системное и прикладное программное обеспечение. Наладочные программы.
22. История развития вычислительных устройств и приборов.
23. Классификация ЭВМ: по принципу действия, по поколениям, назначению, по размерам и функциональным возможностям.

24. Логические основы работы ЭВМ.
25. Элементы алгебры логики.
26. Базовые представления об архитектуре ЭВМ.
27. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры.
28. Классификация параллельных компьютеров.

Критерии оценки:

- «5» баллов ставится, в случае если выполнены все требования к написанию и защите реферата: обозначена проблема и обоснована её актуальность, сделан краткий анализ различных точек зрения на рассматриваемую проблему и логично изложена собственная позиция, сформулированы выводы, тема раскрыта полностью, выдержан объём, соблюдены требования к внешнему оформлению, даны правильные ответы на дополнительные вопросы.
- «4» балла – основные требования к реферату и его защите выполнены, но при этом допущены недочёты. В частности, имеются неточности в изложении материала; отсутствует логическая последовательность в суждениях; не выдержан объём реферата; имеются упущения в оформлении; на дополнительные вопросы при защите даны неполные ответы.
- «3» балла – имеются существенные отступления от требований к реферату. В частности, тема освещена лишь частично; допущены фактические ошибки в содержании реферата или при ответе на дополнительные вопросы; во время защиты отсутствует вывод.
- «2» балла – тема реферата не раскрыта, обнаруживается существенное непонимание проблемы.

Вопросы к I-ой аттестации по дисциплине «Архитектура аппаратных средств»

1. Дать определение вычислительной технике и вычислительной системе.
2. Что такое компьютер?
3. Кто разработал первое механическое устройство и какие операции оно выполняло?

4. Кто сконструировал первое механическое цифровое устройство и какие операции оно выполняло?
5. Какое устройство изобрел Г.В. Лейбниц и какие операции оно выполняло?
6. Кто изобрел арифмометр и какие операции выполняло данное устройство?
7. Дать определение ЭВМ
8. 1 поколение ЭВМ
9. 2 поколение ЭВМ
10. 3 поколение ЭВМ
11. 4 поколение ЭВМ
12. 5 поколение ЭВМ
13. Дать определение понятию «Архитектура ЭВМ»
14. Структура ЭВМ и характеристики структуры ЭВМ
15. Основные характеристики ЭВМ
16. Принцип программного управления
17. Принцип однородности памяти
18. Принцип адресности
19. Что такое процессор и какие операции он выполняет?
20. Устройства ввода-вывода

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 1

1. 1 поколение ЭВМ
2. Дать определение понятию «Архитектура ЭВМ»
3. Структура ЭВМ и характеристики структуры ЭВМ
4. Основные характеристики ЭВМ

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 2

1. Что такое компьютер ?
2. Кто разработал первое механическое устройство и какие операции оно выполняло?
3. Кто сконструировал первое механическое цифровое устройство и какие операции оно выполняло?
4. 3 поколение ЭВМ

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 3

1. Какое устройство изобрел Г.В. Лейбниц и какие операции оно выполняло?
2. Кто изобрел арифмометр и какие операции выполняло данное устройство?
3. Дать определение ЭВМ
4. 1 поколение ЭВМ

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 4

1. Принцип адресности
2. Что такое процессор и какие операции он выполняет?
3. Устройства ввода-вывода
4. Какое устройство изобрел Г.В. Лейбниц и какие операции оно выполняло?

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 5

1. Кто изобрел арифмометр и какие операции выполняло данное устройство?
 2. Дать определение ЭВМ
 3. Что такое процессор и какие операции он выполняет?
 4. Устройства ввода-вывода
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 6

1. 3 поколение ЭВМ
 2. 4 поколение ЭВМ
 3. Дать определение понятию «Архитектура ЭВМ»
 4. Принцип программного управления
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 7

1. Принцип адресности
 2. Кто изобрел арифмометр и какие операции выполняло данное устройство?
 3. Дать определение ЭВМ
 4. 1 поколение ЭВМ
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 8

1. Принцип программного управления
 2. Что такое компьютер ?
 3. Кто разработал первое механическое устройство и какие операции оно выполняло?
 4. 5 поколение ЭВМ
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 9

1. Дать определение понятию «Архитектура ЭВМ»
2. Структура ЭВМ и характеристики структуры ЭВМ
3. Основные характеристики ЭВМ
4. Принцип программного управления
- 5.

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 10

1. Кто изобрел арифмометр и какие операции выполняло данное устройство?
2. Дать определение ЭВМ
3. 1 поколение ЭВМ
4. 2 поколение ЭВМ

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 11

1. Кто сконструировал первое механическое цифровое устройство и какие операции оно выполняло?
2. 3 поколение ЭВМ
3. 4 поколение ЭВМ
4. Что такое процессор и какие операции он выполняет?

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 12

1. Структура ЭВМ и характеристики структуры ЭВМ
2. Основные характеристики ЭВМ
3. Дать определение вычислительной технике и вычислительной системе.
4. Что такое компьютер ?
5. Кто разработал первое механическое устройство и какие операции оно выполняло?

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 13

1. 1 поколение ЭВМ
 2. Дать определение понятию «Архитектура ЭВМ»
 3. Структура ЭВМ и характеристики структуры ЭВМ
 4. Основные характеристики ЭВМ
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 14

5. Что такое компьютер ?
 6. Кто разработал первое механическое устройство и какие операции оно выполняло?
 7. Кто сконструировал первое механическое цифровое устройство и какие операции оно выполняло?
 8. 3 поколение ЭВМ
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 15

1. Какое устройство изобрел Г.В. Лейбниц и какие операции оно выполняло?
 2. Кто изобрел арифмометр и какие операции выполняло данное устройство?
 3. Дать определение ЭВМ
 4. 1 поколение ЭВМ
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 16

1. Принцип адресности
2. Что такое процессор и какие операции он выполняет?
3. Устройства ввода-вывода
4. Какое устройство изобрел Г.В. Лейбниц и какие операции оно выполняло?

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 17

1. Кто изобрел арифмометр и какие операции выполняло данное устройство?
 2. Дать определение ЭВМ
 3. Что такое процессор и какие операции он выполняет?
 4. Устройства ввода-вывода
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 18

1. 3 поколение ЭВМ
 2. 4 поколение ЭВМ
 3. Дать определение понятию «Архитектура ЭВМ»
 4. Принцип программного управления
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 19

1. Принцип адресности
 2. Кто изобрел арифмометр и какие операции выполняло данное устройство?
 3. Дать определение ЭВМ
 4. 1 поколение ЭВМ
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 20

1. Принцип программного управления
 2. Что такое компьютер ?
 3. Кто разработал первое механическое устройство и какие операции оно выполняло?
 4. 5 поколение ЭВМ
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 21

1. Дать определение понятию «Архитектура ЭВМ»
2. Структура ЭВМ и характеристики структуры ЭВМ
3. Основные характеристики ЭВМ
4. Принцип программного управления

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 22

1. Кто изобрел арифмометр и какие операции выполняло данное устройство?
2. Дать определение ЭВМ
3. 1 поколение ЭВМ
4. 2 поколение ЭВМ

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 23

1. Кто сконструировал первое механическое цифровое устройство и какие операции оно выполняло?
2. 3 поколение ЭВМ
3. 4 поколение ЭВМ
4. Что такое процессор и какие операции он выполняет?

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 24

1. Структура ЭВМ и характеристики структуры ЭВМ
2. Основные характеристики ЭВМ
3. Дать определение вычислительной технике и вычислительной системе.
4. Что такое компьютер ?

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 25

5. 1 поколение ЭВМ
 6. Дать определение понятию «Архитектура ЭВМ»
 7. Структура ЭВМ и характеристики структуры ЭВМ
 8. Основные характеристики ЭВМ
-

Вопросы ко II- ой аттестации по дисциплине «Архитектура аппаратных средств»

1. Дать определение ОЗУ. Какие 2 модели использования оперативной памяти поддерживает процессор?
2. Основные сегменты памяти.
3. Формирование физического адреса в реальном режиме.
4. Формирование физического адреса в защищенном режиме.
5. Виды адресаций (дать определение каждой).
6. Логические элементы компьютера.
7. Триггеры и обозначения входов триггеров.
8. Функциональные возможности каждого из триггеров.
9. Что такое системная магистраль
10. Стандарт Микроканал-MCA и Стандарт ISA
11. Стандарт EISA (Extended ISA) и Стандарт VESA
12. Стандарт PCI и Стандарт USB
13. Стандарт IBM MULTIBUS и Стандарт PCMCIA

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 1

1. Формирование физического адреса в реальном режиме.
2. Формирование физического адреса в защищенном режиме.
3. Виды адресаций (дать определение каждой).
4. Логические элементы компьютера.

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 2

1. Что такое системная магистраль
2. Стандарт М икроканал-М СА и Стандарт ISA
3. Дать определение ОЗУ. Какие 2 модели использования оперативной памяти поддерживает процессор?
4. Основные сегменты памяти.

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 3

1. Триггеры и обозначения входов триггеров.
2. Функциональные возможности каждого из триггеров.
3. Что такое системная магистраль
4. Стандарт М икроканал-М СА и Стандарт ISA

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 4

1. Формирование физического адреса в реальном режиме.
 2. Формирование физического адреса в защищенном режиме.
 3. Стандарт EISA (Extended ISA) и Стандарт VESA
 4. Функциональные возможности каждого из триггеров.
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 5

1. Что такое системная магистраль
 2. Стандарт M и кроканал-M CA и Стандарт ISA
 3. Стандарт EISA (Extended ISA) и Стандарт VESA
 4. Стандарт PCI и Стандарт USB
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 6

1. Формирование физического адреса в защищенном режиме.
 2. Виды адресаций (дать определение каждой)
 3. Дать определение ОЗУ. Какие 2 модели использования оперативной памяти поддерживает процессор?
 4. Формирование физического адреса в реальном режиме.
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 7

1. Виды адресаций (дать определение каждой).
 2. Логические элементы компьютера.
 3. Триггеры и обозначения входов триггеров.
 4. Функциональные возможности каждого из триггеров.
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 8

1. Основные сегменты памяти.
 2. Формирование физического адреса в реальном режиме.
 3. Формирование физического адреса в защищенном режиме.
 4. Виды адресаций (дать определение каждой).
-
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 9

1. Триггеры и обозначения входов триггеров.
 2. Функциональные возможности каждого из триггеров.
 3. Что такое системная магистраль
 4. Стандарт M и кроканал-M SA и Стандарт ISA
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 10

1. Виды адресаций (дать определение каждой).
 2. Логические элементы компьютера.
 3. Стандарт PCI и Стандарт USB
 4. Стандарт IBM M ULTGBUS и Стандарт PCM CIA
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 11

1. Стандарт PCI и Стандарт USB
 2. Основные сегменты памяти.
 3. Виды адресаций (дать определение каждой).
 4. Логические элементы компьютера.
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 12

1. Основные сегменты памяти.
2. Формирование физического адреса в реальном режиме.
3. Формирование физического адреса в защищенном режиме.
4. Виды адресаций (дать определение каждой).

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 13

1. Что такое системная магистраль
2. Стандарт M икроканал-M CA и Стандарт ISA
3. Логические элементы компьютера.
4. Триггеры и обозначения входов триггеров.

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 14

1. Стандарт PCI и Стандарт USB
2. Стандарт IBM M ULTGBUS и Стандарт PCM CIA
3. Виды адресаций (дать определение каждой).
4. Дать определение ОЗУ. Какие 2 модели использования оперативной памяти поддерживает процессор?

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 15

1. Дать определение ОЗУ. Какие 2 модели использования оперативной памяти поддерживает процессор?
2. Основные сегменты памяти.
3. Формирование физического адреса в реальном режиме.
4. Формирование физического адреса в защищенном режиме.

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 16

1. Триггеры и обозначения входов триггеров.
2. Функциональные возможности каждого из триггеров.
3. Основные сегменты памяти.
4. Формирование физического адреса в реальном режиме.

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 17

1. Логические элементы компьютера.
 2. Триггеры и обозначения входов триггеров.
 3. Функциональные возможности каждого из триггеров.
 4. Что такое системная магистраль
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 18

1. Стандарт PCI и Стандарт USB
 2. Стандарт IBM M ULTGBUS и Стандарт PCM CIA
 3. Дать определение ОЗУ. Какие 2 модели использования оперативной памяти поддерживает процессор?
 4. Основные сегменты памяти.
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 19

1. Триггеры и обозначения входов триггеров.
 2. Функциональные возможности каждого из триггеров.
 3. Что такое системная магистраль
 4. Стандарт M икроканал-M CA и Стандарт ISA
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 20

1. Формирование физического адреса в защищенном режиме.
 2. Виды адресаций (дать определение каждой).
 3. Логические элементы компьютера.
 4. Триггеры и обозначения входов триггеров
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 21

1. Виды адресаций (дать определение каждой).
 2. Логические элементы компьютера.
 3. Стандарт EISA (Extended ISA) и Стандарт VESA
 4. Стандарт PCI и Стандарт USB
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 22

1. Формирование физического адреса в защищенном режиме.
 2. Виды адресаций (дать определение каждой).
 3. Логические элементы компьютера.
 4. Триггеры и обозначения входов триггеров.
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 23

1. Логические элементы компьютера.
 2. Триггеры и обозначения входов триггеров.
 3. Функциональные возможности каждого из триггеров.
 4. Основные сегменты памяти.
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Аттестация _____**

Билет № 24

1. Функциональные возможности каждого из триггеров.
 2. Что такое системная магистраль
 3. Стандарт M крокочанал-M CA и Стандарт ISA
 4. Стандарт EISA (Extended ISA) и Стандарт VESA
-

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»**

Гуманитарно-педагогический колледж ЧГПУ

Дисциплина «Архитектура аппаратных средств»

Группа _____ Семестр _____ Аттестация _____

Билет № 25

1. Формирование физического адреса в защищенном режиме.
 2. Виды адресаций (дать определение каждой).
 3. Логические элементы компьютера.
 4. Триггеры и обозначения входов триггеров
-

Вопросы к экзамену по дисциплине «Архитектура аппаратных средств» для студентов

1. Понятия аппаратных средств
2. Дать определения вычислительной технике, вычислительной системе и компьютеру
3. История развития вычислительных устройств и приборов
4. Автоматизация вычислений. Поколения ЭВМ
5. Определение ЭВМ. Архитектура и структура ЭВМ.
6. Основные характеристики ЭВМ
7. Принципы Джона фон Неймана
8. Организация работы памяти компьютера
9. Формирование физического адреса в защищенном режиме
10. Виды адресаций
11. Логические основы и элементы ЭВМ
12. Триггеры
13. Что такое системная магистраль
14. Стандарт Микроканал-MCA и Стандарт ISA
15. Стандарт EISA (Extended ISA) и Стандарт VESA
16. Стандарт PCI и Стандарт USB
17. Стандарт IBM MULTIBUS и Стандарт PCMCIA
18. Память и виды памяти компьютера
19. Виды архитектур ЭВМ
20. Последовательная и параллельная обработка данных процессором
21. Конвейерная и суперскалярная обработка данных процессором
22. Микропроцессоры типа CISC, RISC, MISC.
23. Команды процессора и основные группы команд
24. Характеристики микропроцессора
25. Тактовая частота микропроцессора

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 1

1. Автоматизация вычислений. Поколения ЭВМ
2. Определение ЭВМ. Архитектура и структура ЭВМ.
3. Виды адресаций

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 2

1. Логические основы и элементы ЭВМ
2. Триггеры
3. Что такое системная магистраль

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 3

1. Принципы Джона фон Неймана
2. Организация работы памяти компьютера
3. Понятия аппаратных средств

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 4

1. Дать определения вычислительной технике, вычислительной системе и компьютеру
2. История развития вычислительных устройств и приборов
3. Стандарт М икроканал-М СА и Стандарт ISA

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 5

1. Виды архитектур ЭВМ
2. Последовательная и параллельная обработка данных процессором
3. Триггеры

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 6

1. Автоматизация вычислений. Поколения ЭВМ
2. Микропроцессоры типа CISC, RISC, MISC.
3. Характеристики микропроцессора

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 7

1. Тактовая частота микропроцессора
2. Стандарт IBM M ULTGBUS и Стандарт PCM CIA
3. Память и виды памяти компьютера

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 8

1. Последовательная и параллельная обработка данных процессором
2. Конвейерная и суперскалярная обработка данных процессором
3. Принципы Джона фон Неймана

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 9

1. Дать определения вычислительной технике, вычислительной системе и компьютеру
2. История развития вычислительных устройств и приборов
3. Стандарт EISA (Extended ISA) и Стандарт VESA

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 10

1. Стандарт IBM M ULTGBUS и Стандарт PCM CIA
2. Память и виды памяти компьютера
3. Виды архитектур ЭВМ

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 11

1. Формирование физического адреса в защищенном режиме
2. Виды адресаций
3. Команды процессора и основные группы команд

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____**

Билет № 12

1. Память и виды памяти компьютера
2. Виды архитектур ЭВМ
3. Виды адресаций

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 13**

1. Память и виды памяти компьютера
2. Виды архитектур ЭВМ
3. Что такое системная магистраль?

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 14**

1. Последовательная и параллельная обработка данных процессором
2. Конвейерная и суперскалярная обработка данных процессором
3. Принципы Джона фон Неймана

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 15**

1. Организация работы памяти компьютера
2. Формирование физического адреса в защищенном режиме
3. Виды адресаций

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 16**

1. Автоматизация вычислений. Поколения ЭВМ
2. Определение ЭВМ . Архитектура и структура ЭВМ .
3. Виды адресаций

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 17**

1. Логические основы и элементы ЭВМ
2. Триггеры
3. Что такое системная магистраль

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 18**

1. Принципы Джона фон Неймана
2. Организация работы памяти компьютера
3. Понятия аппаратных средств

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 19**

1. Дать определения вычислительной технике, вычислительной системе и компьютеру
2. История развития вычислительных устройств и приборов
3. Стандарт M икроканал-M CA и Стандарт ISA

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 20**

1. Виды архитектур ЭВМ
2. Последовательная и параллельная обработка данных процессором
3. Триггеры

Преподаватель

Председатель ПЦК

Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 21

1. Автоматизация вычислений. Поколения ЭВМ
2. Микропроцессоры типа CISC, RISC, MISC.
3. Характеристики микропроцессора

Преподаватель

Председатель ПЦК

Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 22

1. Тактовая частота микропроцессора
2. Стандарт IBM M ULTGBUS и Стандарт PCM CIA
3. Память и виды памяти компьютера

Преподаватель

Председатель ПЦК

Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 23

1. Последовательная и параллельная обработка данных процессором
2. Конвейерная и суперскалярная обработка данных процессором
3. Принципы Джона фон Неймана

Преподаватель

Председатель ПЦК

Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 24

1. Дать определения вычислительной технике, вычислительной системе и компьютеру
2. История развития вычислительных устройств и приборов
3. Стандарт EISA (Extended ISA) и Стандарт VESA

Преподаватель

Председатель ПЦК

**Федеральное государственное бюджетное образовательное учреждение высшего образования
«Чеченский государственный педагогический университет»
Гуманитарно-педагогический колледж ЧГПУ
Дисциплина «Архитектура аппаратных средств»
Группа _____ Семестр _____ Экзамен _____
Билет № 25**

1. Стандарт IBM M ULTGBUS и Стандарт PCM CIA
2. Память и виды памяти компьютера
3. Виды архитектур ЭВМ

Преподаватель

Председатель ПЦК

Критерии оценки:

- **оценка «отлично»** выставляется студенту, показавшему всесторонние, систематизированные, глубокие знания учебной программы дисциплины и умение уверенно применять их на практике при решении конкретных задач, свободное и правильное обоснование принятых решений.
- **оценка «хорошо»** - выставляется студенту, если он твердо знает материал, грамотно и по существу излагает его, умеет применять полученные знания на практике, не допускает в ответе некоторые неточности, которые может устранить с помощью дополнительных вопросов преподавателя.
- **оценка «хорошо»** - выставляется студенту, если он твердо знает материал, грамотно и по существу излагает его, умеет применять полученные знания на практике, не допускает в ответе некоторые неточности, которые может устранить с помощью дополнительных вопросов преподавателя.
- **оценка «удовлетворительно»** - выставляется студенту, показавшему фрагментарный, разрозненный характер знаний, недостаточно правильные формулировки базовых понятий, нарушения логической последовательности в изложении программного материала, но при этом он владеет основными разделами рабочей программы, необходимыми для дальнейшего обучения и может применять полученные знания по образцу в стандартной ситуации.
- **оценка «неудовлетворительно»** - выставляется студенту, который не знает большей части основного содержания учебной программы дисциплины, допускает грубые ошибки в формулировках основных понятий дисциплины и не умеет использовать полученные знания при решении типовых практических задач.